

МИКРОСХЕМЫ 590КН1

Интегральная микросхема 590КН1 – восьмиканальный МОП-коммутатор с дешифратором для коммутации напряжений от минус 5 до 5 В.

Схема расположения выводов

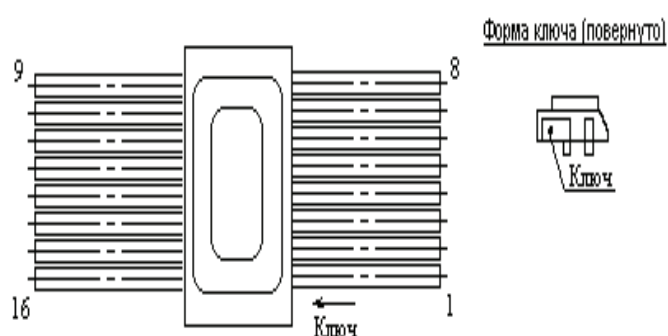


Таблица назначения выводов

Номер вывода	Назначение	Номер вывода	Назначение
1	Аналоговый вход 1	9	Аналоговый вход 8
2	Аналоговый вход 2	10	Аналоговый выход
3	Аналоговый вход 3	11	–
4	Аналоговый вход 4	12	Вход "Разрешение"
5	Аналоговый вход 5	13	Управляющий вход 2 ²
6	Аналоговый вход 6	14	Управляющий вход 2 ¹
7	Аналоговый вход 7	15	Управляющий вход 2 ⁰
8	U _{п2}	16	U _{п1}

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ

при $t = (25 \pm 10) \text{ }^\circ\text{C}$

Наименование параметра, единица измерения	Норма		Примечание
	не менее	не более	
Ток утечки аналогового входа, нА	–	50	1
Ток утечки аналогового выхода, нА	–	50	1
Входной ток высокого уровня управляющего напряжения, мкА	–	1	1
Входной ток низкого уровня управляющего напряжения, мкА	–	1	1
Ток потребления при низком уровне управляющего напряжения, мА	–	3,5	1
Ток потребления при высоком уровне управляющего напряжения, мА	–	3,5	1
Время включения, мкс	–	1	1, 2
Сопротивление в открытом состоянии, Ом	–	200	1, 3
	–	500	1, 4

Примечания: 1. Напряжения питания $U_{п1}$ от 16,5 до минус 13,5 В, $U_{п2}$ от 4,5 до 5,5 В, управляющее напряжение низкого уровня от 0 до 0,8 В, управляющее напряжение высокого уровня от 3,6 В до 5,5 В, коммутируемое напряжение от минус 5 до 5 В.

Управляющее напряжение высокого уровня и коммутируемое напряжение должны быть не более $U_{п2}$ и управляющее напряжение высокого уровня – не менее ($U_{п2} - 0,9$ В).

2. Коммутируемое напряжение 5 В, коммутируемый ток – 1 мА, сопротивление нагрузки не более 10 кОм, емкость нагрузки не более 40 пФ.

3. Коммутируемое напряжение от 0 до 5 В.

4. Коммутируемое напряжение от минус 5 В до 0.