



Вес не превышает 0,015g

## Графическое условное обозначение микросхемы

## Таблица истинности

## Назначение выводов

таблица 765ЛН2-1 назначения выводов:

Номер вывода	Назначение вывода	Номер вывода	Назначение вывода
1	Вход	8	Выход
2	Выход	9	Вход
3	Вход	10	Выход
4	Выход	11	Вход
5	Вход	12	Выход
6	Выход	13	Вход
7	Общий	14	Питание Ucc

## Основные электрические параметры при $t=25 \pm 10$ градусов Цельсия

таблица основные 765ЛН2-1 электро параметры:

Название характеристики, режим и единица замера	Обозначение буквой	Норма	
		меньше	больше
Ток потребления в состоянии логического нуля и логической единицы, $\mu A$ ( $U_{cc}=10V, U_{1vx}=10V, U_{0vx}=0$ )	$I_{пот}$	-	0,50
Время задержки распространения при включении, ns ( $U_{cc}=10V, U_{1vx}=10V, U_{0vx}=0, C=50pF$ )	$t_{1,0зад.}$	-	50
Время задержки распространения при выключении, ns ( $U_{cc}=10V, U_{1vx}=10V, U_{0vx}=0, C=50pF$ )	$t_{0,1зад.}$	-	90
Выходное напряжение логического нуля, V ( $U_{cc}=10V, U_{1vx}=10V, U_{0vx}=0$ )	$U_{0вых}$	-	0,01
Выходное напряжение логической единицы, V ( $U_{cc}=10V, U_{1vx}=10V, U_{0vx}=0$ )	$U_{1вых}$	9,99	-

## Указания по эксплуатации

указания по 765ЛН2-1 эксплуатации:

1	Указания по применению и эксплуатации по ОСТ В 11.073.067-82, ОСТ 11.073.062-84 и БКО.347.151 ТУ.
2	До монтажа микросхем в ГС необходимо разводку контактных шин ПИТАНИЯ и ОБЩИЙ на плате РЭД соединить электрически между собой. При монтаже необходимо соблюдать следующую последовательность: вначале присоединяется вывод микросхемы ОБЩИЙ, а затем ПИТАНИЕ, потом остальные выводы.
3	Категорически запрещается эксплуатация микросхем в составе не герметичных модулей, корпусов и т.д.
4	При монтаже должны быть приняты меры, исключающие нагрев кристалла с защитным покрытием выше +85оС.
5	При монтаже микросхем в ГС не разрешается изгиб выводов ближе, чем на 0,3мм по длине вывода от места выхода из защитного покрытия и перегиб на инструменте с острыми краями. Не допускается пережатие (расплющивание) выводов.
6	Очередность подачи напряжений на микросхемы 765ЛН2-1 следующая: -напряжение питания; -входное напряжение. Очередность снятия напряжения: -входное напряжение; -напряжение питания.
7	Свободные выходы микросхем должны быть соединены с одной из шин питания.
8	Для крепления микросхем необходимо использовать составы, не растворяющие защитное покрытие микросхемы. При монтаже микросхем в герметизированную гибридную микросхему не допускается наличие внутри корпуса микросхемы паров этилового спирта, дибутилфталата, этилцеллозольва, полиэтиленполиамин и других веществ, разрушающих покрытие микросхем.
9	Рекомендуется дополнительная просушка гибридной микросхемы пред герметизацией, при температуре меньше 85оС.
10	Выводы микросхем 765ЛН2-1 при монтаже рекомендуется подсоединять сваркой. Время теплового импульса меньше 0,2s с интервалом больше 0,5s. Температура жала паяльника не должна превышать 265оС.
11	Допускается значение электростатического потенциала меньше 100V.
12	При эксплуатации и изменении электропараметров с целью исключения влияния измерительных устройств на результаты измерения, допускается одновременно совмещать все уровни входных и питающих напряжений на одинаковую величину, сохраняя разность потенциалов между выводами микросхем.
13	Допускается случайное превышения импульса напряжения управляющего входа над напряжением питания на одном выводе меньше 1V при длительности импульса на уровне 0,5V меньше 1us и скважности больше 2.
14	Допускается случайный отрицательный импульс управляющего входа на одном (любом) выводе меньше 1V при длительности импульса на уровне 0,5 меньше 1us и скважности больше 2.
15	Неиспользуемые входы (выходы) микросхемы 765ЛН2-1 соединить с выводом ОБЩИЙ или Uсс