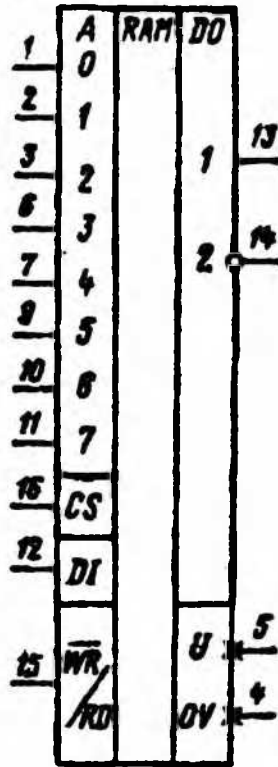


# K176PY2

Микросхема представляет собой оперативное запоминающее устройство (ОЗУ) на 256 бит с управлением. Содержит 2088 интегральных элементов. Корпус типа 238.16-1 и типа 2103.16-11, масса не более 1,5 г.



Условное графическое обозначение K176PY2

Назначение выводов: 1, 2, 3, 6, 7, 9, 10, 11 — входы адресные; 4 — общий; 5 — напряжение питания; 8 — свободный; 12 — вход информации; 13 — выход Q; 14 — выход  $\bar{Q}$ ; 15 — вход записи считывания; 16 — вход выбора микросхемы.

## Электрические параметры

Номинальное напряжение питания	9 В ± 5%
Выходное напряжение низкого уровня	≤ 0,3 В
Выходное напряжение высокого уровня	≥ 8,2 В
Входной ток низкого уровня	≥ -0,5 мкА
Входной ток высокого уровня	≤ 0,5 мкА
Выходной ток втекающий или вытекающий	≤ 5 мА

Ток утечки на выходе	$\geq -0,5$ мкА
Ток потребления	$\leq 0,5$ мкА
Ток потребления в динамическом режиме	$\leq 1$ мА
Мощность на корпус	$\leq 50$ мВт
Время считывания	$\leq 550$ нс
Время восстановления	$\geq 180$ нс
Время цикла записи информации	$\geq 0,9$ мкс
Время цикла считывания информации	$\geq 0,9$ мкс
Длительность фронта и среза входного сигнала выбора микросхемы	$\leq 5$ мкс
Длительность входного сигнала выбора микросхемы	$\geq 0,7$ мкс
Время задержки входного сигнала выбора микросхемы относительно фронта входного сигнала адреса	$\geq 20$ нс
Входная емкость	$\leq 8$ пФ
Выходная емкость	$\leq 12$ пФ
Коэффициент объединения по выходу (при нагрузочной способности не более 4 входов логических элементов)	$\leq 16$