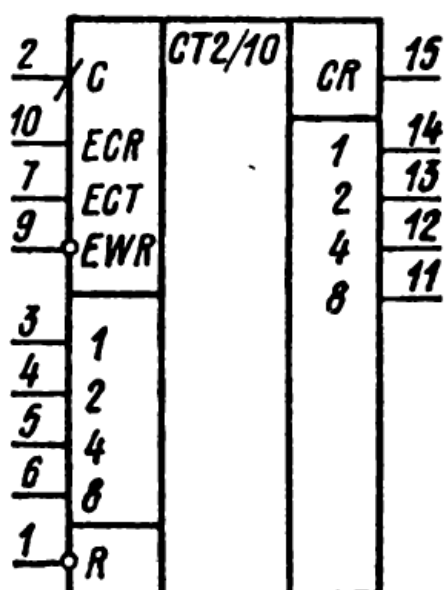


КР1533ИЕ9, КФ1533ИЕ9, ЭКФ1533ИЕ9



Условное графическое обозначение КР1533ИЕ9, КФ1533ИЕ9, ЭКФ1533ИЕ9

Микросхемы представляют собой двоично-десятичный счетчик с асинхронной установкой в состояние логического нуля. Предусмотрена возможность предварительной записи информации. Работа ИС определяется управляющими входами *ECT*, *ECR*, и \overline{EWR} : счет импульсов будет осуществляться только при наличии высокого уровня на этих входах. Корпус типа 238.16-1, масса не более 1,2 г, 4307.16-А.

Назначение выводов: 1 — вход установки в состояние «логического 0» \overline{R} ; 2 — вход тактовый *C*; 3 — вход информационный *D1*; 4 — вход информационный *D2*; 5 — вход информационный *D4*; 6 — вход информационный *D8*; 7 — вход разрешения счета *ECT*; 8 — общий;

9 — вход разрешения записи \overline{EWR} ; 10 — вход разрешения записи *ECR*; 11 — выход третьего разряда *Q8*; 12 — выход второго разряда *Q4*; 13 — выход первого разряда *Q2*; 14 — выход нулевого разряда *Q1*; 15 — выход переноса *CR*; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ±10%
Выходное напряжение низкого уровня:	
при $I_{\text{вых}}^0 = 4 \text{ мА}$	≤ 0,4 В
при $I_{\text{вых}}^0 = 8 \text{ мА}$	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,5 В
Ток потребления при $U_{\text{п}} = 5,5 \text{ В}$	≤ 21 мА
Входной ток низкого уровня	≤ −0,2 мА
Входной ток высокого уровня:	
по выводам 1, 3, 4, 5, 6, 7	≤ 20 мкА
по выводам 2, 9, 10	≤ 40 мкА

**Время задержки распространения сигнала
при включении:**

от вывода 2 к выводу 15	≤23 нс
от вывода 2 к выводам 11, 12, 13, 14	≤17 нс
от вывода 10 к выводу 15	≤13 нс
от вывода 1 к выводам 11, 12, 13, 14	≤24 нс
от вывода 1 к выводу 15	≤28 нс

**Время задержки распространения сигнала
при выключении:**

от вывода 2 к выводу 15	≤26 нс
от вывода 2 к выводам 11, 12, 13, 14	≤15 нс
от вывода 10 к выводу 15	≤13 нс

Емкость входа ≤5 пФ