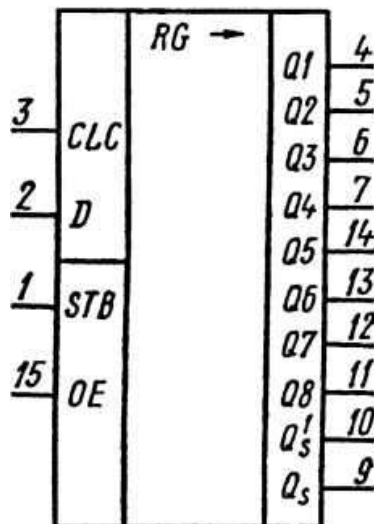


КР1561ПР1

Микросхема представляет собой восьмиразрядный преобразователь последовательного кода в параллельный. Содержит 314 интегральных элементов. Корпус типа 238.16-1, масса не более 1,5 г.



Условное графическое обозначение КР1561ПР1

Назначение выводов: 1 - вход строба STB; 2 - вход информации; 3 - тактовый вход; 4 - параллельный выход первого разряда Q1; 5 - параллельный выход второго разряда Q2; 6 - параллельный выход третьего разряда Q3; 7 - параллельный выход четвертого разряда Q4; 8 - общий; 9 - последовательный выход Qs; 10 - последовательный выход Q¹_s; 11 - параллельный выход восьмого разряда Q8; 12 - параллельный выход седьмого разряда Q7; 13 - параллельный выход шестого разряда Q6; 14 - параллельный выход пятого разряда Q5; 15 - вход «выход разрешения»; 16 - напряжение питания.

Таблица истинности

CLC	OE	STB	D	Q1	Q _n	Q _s	Q ¹ _s
┌	0	X	X	X	Z	Q7	XX
└	0	X	X	Z	Z	XX	Q7
┌	1	0	X	XX	XX	Q7	XX
┌	1	1	0	0	Q _{n-1}	Q7	XX
┌	1	1	1	1	Q _{n-1}	Q7	XX
└	1	1	1	XX	XX	XX	Q7

Примечание. X - безразличное состояние; Z - высокое выходное сопротивление; XX - без изменения.

За время фронта тактового сигнала информация из 7-го разряда сдвигового регистра передается в 8-й разряд регистра (выход Q8) и на последовательный выход Qs.

Электрические параметры

Напряжение питания	3...8 В
Максимальное выходное напряжение низкого уровня	≤ 1 В
Минимальное выходное напряжение высокого уровня	≥ 9 В
Ток потребления при $U_n = 10$ В	≤ 10 мкА
Входной ток низкого (высокого) уровня при $U_n = 18$ В	$\leq 0,1$ мкА
Выходной ток низкого (высокого) уровня в состоянии «выключено» при $U_n = 18$ В	$\leq 0,4$ мкА
Выходной ток в состоянии «выключено» при $U_n = 10$ В	$\leq 0,4$ мкА
Выходной ток низкого (высокого) уровня при $U_n = 10$ В	$\geq 1,3$ мА
Выходной ток высокого уровня при $U_n = 5$ В	$\geq 1,6$ мА
Время задержки распространения при включении (выключении) при $U_n = 10$ В:	
- от тактового входа к последовательному выходу Qs	≤ 250 нс
- от тактового входа к последовательному выходу Q1s	≤ 220 нс
- от тактового входа к параллельным выходам	≤ 390 нс
- от входа «строб» к параллельным выходам	≤ 290 нс
Время задержки распространения при переходе из состояния низкого (высокого) уровня в третье состояние при $U_n = 10$ В	≤ 190 нс
Время задержки распространения при переходе из третьего состояния в состояние низкого (высокого) уровня при $U_n = 10$ В	≤ 150 нс
Максимальная частота следования импульсов тактовых сигналов при $U_n = 10$ В	≥ 25 МГц
Время перехода при включении (выключении) при $U_n = 10$ В	≤ 100 нс
Входная емкость при $U_n = 10$ В	$\leq 7,5$ пФ