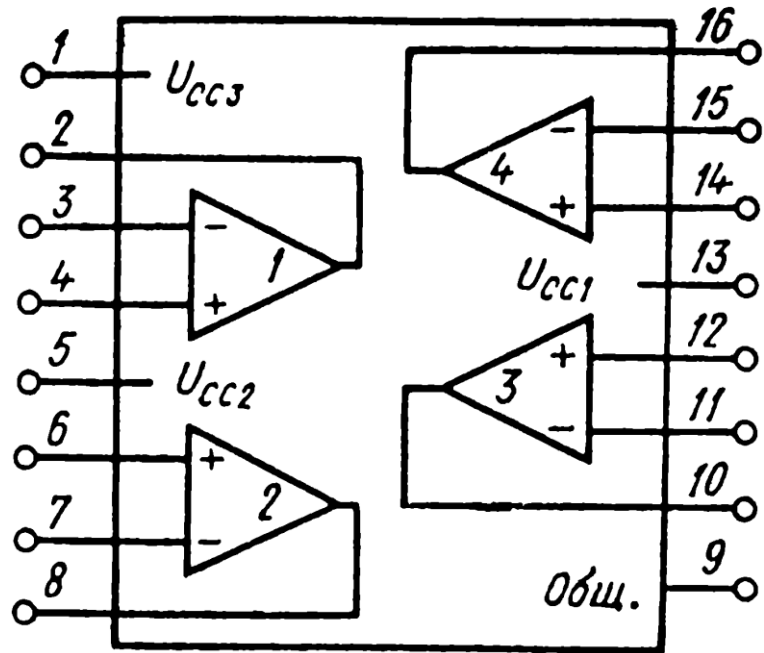


K1121CA1

Микросхема представляет собой четырехканальный компаратор напряжения и предназначена для преобразования биполярных сигналов в последовательный двоичный код, совместной работы с ТТЛ схемами, для обработки информации.

Содержит 260 интегральных элементов. Корпус типа 4112.16-3, масса не более 3 г.

Назначение выводов: 1 — напряжение питания ($U_{П3}$); 2 — выход 1; 3 — вход (-) инвертирующий; 4 — вход (+) неинвертирующий; 5 — напряжение питания ($-U_{П2}$); 6 — вход (+); 7 — вход (-); 8 — выход 2; 9 — общий; 10 — выход 3; 11 — вход (-); 12 — вход (+); 13 — напряжение питания ($U_{П1}$); 14 — вход (+); 15 — вход (-); 16 — выход 4.



Структурная схема K1121CA1

Электрические параметры

Номинальное напряжение питания:

$U_{П1}$	12 В ± 10%
$U_{П2}$	-12 В ± 10%
$U_{П3}$	5 В ± 10%

Напряжение смещения нуля

Выходное напряжение низкого уровня

≤ 3 мВ

0...400 мВ

Выходное напряжение высокого уровня	$\geq 2,4$ В
Ток потребления:		
при $U_{п1}$	≤ 30 мА
при $U_{п2}$	≤ 15 мА
Входной ток	≤ 2 мкА
Разность входных токов	0,4 мкА
Коэффициент усиления напряжения	$\geq 5 \cdot 10^4$
Время задержки выключения	$\leq 0,12$ мкс

Предельно допустимые режимы эксплуатации

Напряжение питания:

$U_{п1}$	10,8...13,2 В
$U_{п2}$	-13,2...10,8 В
$U_{п3}$	4,5...5,5 В

Значение статического потенциала	300 В
Максимальный ток нагрузки	1,6 мА
Максимальная рассеиваемая мощность	640 мВт
Температура окружающей среды	-45...+85° С